PATENT ABSTRACTS OF JAPAN

(11) Publication number: 59208844 A

(43) Date of publication of application: 27.11.84

(51) Int. CI

H01L 21/60 // H01L 21/58

(21) Application number: 58082652

(71) Applicant:

HITACHI LTD

(22) Date of filing: 13.05.83

(72) Inventor:

OKUYA KEN

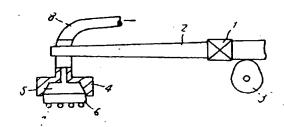
(54) FACE-DOWN BONDER

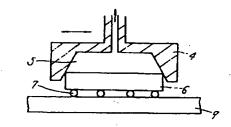
(57) Abstract:

PURPOSE: To use even materials except solder as bump materials by bonding a semiconductor element with a substrate while being given an ultrasonic vibration.

CONSTITUTION: A face-down bonded semiconductor element 6 is sucked into the opening section 5 of the lower surface of a vacuum suction nozzle 4 under vacuum, and positioned so that bump materials 7 for the semiconductor element 6 are positioned at the position of bonding of a substrate 9. When an ultrasonic vibration from a vibrator 1 is transmitted over the semiconductor element 6 through a hom 2 and the vacuum suction nozzle 4 under the state, the bump materials 7 for said semiconductor element 6 are bonded at the predetermined position of bonding by the ultrasonic vibration action. Accordingly, the semiconductor element 6 is face-down bonded on the substrate 9 through the bump materials 7. Materials, such as aluminum, gold, copper, etc. are also used besides solder as a material for the bump materials.

COPYRIGHT: (C)1984,JPO&Japio





(9 日本国特許庁 (JP)

①特許出願公開

母公開特許公報(A)

昭59-208844

f)Int. Cl.³
H 01 L 21/60
#H 01 L 21/58

識別記号

庁内整理番号 6732-5F 6679-5F 母公開 昭和59年(1984)11月27日

発明の数 1 審査請求 未請求

(全 3 頁)

タフエイスダウンポンダー

願 昭58-82652

②出 額 昭58(1983)5月13日 · ②発 明 者 奥谷謙

2)特

小平市上水本町1450番地株式会

社日立製作所デバイス開発セン 夕内

切出 願 人 株式会社日立製作所

東京都千代田区神田駿河台4丁

目6番地

の代理 人 弁理士 高橋明夫

外1名

明 福 客

発明の名称 フェイスダウンボンダー 特許請求の範囲

1. フェイスグウンボンディング用のバンプを有する半導体素子を基版上に実装するフェイスダウンボングーにおいて、半導体素子に超音被援動を与えて基版に接合することを特徴とするフェイスダウンボンダー。

2. 半導体兼子への超音波振動は、発展子を設けたホーンの先端に取り付けられた真空吸着ノズルを介して与えられることを特徴とする特許請求の範囲第1項記載のフェイスダウンボンダー。

発明の詳細な説明

[技術分野]

本発明はポンディング技術、特に半導体素子を フェイスダウンポンディングにより基板上に実装 するのに有効なポンディング技術に関するもので ある。

[背景技術]

半導体素子をフェイスダウンボンディングによ

り基板上に実装する場合、半導体素子のポンディング面側に実設した半田パンプを加熱して溶融させることにより、半導体素子を基板上にポンディングすることが考えられる。

しかしながら、このフェイスダウンボンディング方式では、加熱時の熱応力により半田が疲労破壊を起こし、信頼性の低下を来す原因になる等の 問題がある。

[発明の目的]

本発明の目的は、フェイスダウンポンディング 用のパンプ材として半田以外の材料も使用できる フェイスダウンポンディング技術を提供すること にある。

本発男の他の目的は、ポンディング時の熱応力 に起因する個額性の低下を防止することのできる フェイスダウンポンディング技術を提供すること にある

本発明の前記ならびにその他の目的と新規な特徴は、本明観音の記述および派付図面から明らか になるであろう。

特開昭59-208844 (2)

[発明の概要]

本願において関示される発明のうち代表的なも のの概要を簡単に説明すれば、次の通りである。

すなわち、半導体素子に超音波級助を与えることにより、半田以外の材料をパンプ材として使用できるようにし、また半田の溶験に要求されるような高熱を必要とすることなくポンディングを行うことができ、熱応力に起因する信頼性の係下を防止できるフェイスダウンポンディング技術を得るものである。

[実施例1]

第1 図は本発明の一実施例であるフェイスダウンボンダーの 領略を部分的に示す説明図である。

この実施例において、超者放扱動発生用の発展 子1はホーン2の基礎側に散けられている。この ホーン2の基礎側は図示しないXYテーブルの上 に支持され、上下動用カム3によりホーン2の先 域を上下動させることができる。

一方、ホーン 2 の先娘には、真空吸着ノズル 4 が孫直方向に向けて配設されている。この真中吸 看ノズル4はその下面の関口部5内に、フェイス ダウンポンディング用のパンプ材7を下面に有す る半導体素子5のパッケージを真空吸着すること ができる。この真空吸着を可能にするため、真空 吸着ノズル4の上端には、真空吸引ホース8が接続されている。

次に、本実施例の作用について説明する。

フェイスダウンボンディングされる半導体兼子 6 は真空吸着ノズル4の下面の関口部5内に真空 吸着され、第2 図に示すように、その半導体兼子 6 のパンプ材7が基板9のポンディング位置に来 るように位置決めされる。

この状態で発揮子1からの超音波振動モホーン 2、真空吸着ノズル4を介して半導体素子6に与えると、その超音波振動作用により数半導体素子 6のパンプ材7は基板9の所定水ンディング位置 に接合される。

それによって、半導体電子6はパンプ材7を介して基板8上にフェイスダウンポンディングされる

本実施例においては、超音波振動を用いたフェイスダウンポンディングであるため、バンブ付 T の材料としては、半田の他に、アルミニウム、会、網等の材料も使用できる。

また、超音被振動によるフェイスダウンポンディングであるので、加熱を行う必要がなく、低温プロセスとしてポンディング作業を行うことができ加熱時の熱応力に起因する情報性の低下の如き問題を生じることがない。

【実施例2】

第3回は本発明の他の実施例の一つであるフェ イスダウンポンダーを示す類略模例図である。

この実施例では、ホーン2と発展子1を真空吸 考ノズル4の上娘部に扱け、真空吸引ホース8を 真空吸着ノズル4の関部に接続し、さらに放真空 吸着ノズル4を半導体番子6の移送用のアーム1 0で保持している。

この実施例の場合にも、発展子1の超音波復動 を利用して良好なフェイスダウンボンディングを 行うことができる。

[効果]

(II. 超音波振動を用いてフェイスダウンボンディングを行うので、半導体素子のバンブ材の材料として、半田の他に、アルミニウム、金、钢等の様々な材料を使用することができる。

②. 図音波振動を用いたフェイスダウンポンディングであるので、加熱を必要とせず、低温プロセスとしてポンディングを行うことができ、加熱による無応力に起因する信頼性の低下等を起こすことが防止される。

以上本発明者によってなされた発明を実施例に 基づき具体的に説明したが、本発明は前配実施例 に限定されるものではなく、その要冒を逸脱しな い範囲で種々変更可能であることはいうまでもない。

たとえば、フェイスダウンポンディングされる 半導体素子を保持する手段としては、前記実施例 における真空吸着ノズル以外のものを使用するこ ともできる。

[利用分野]

以上の説明では主として本発明者によってなきれた発明をその背景となった利用分野である半導体素子の基仮へのフェイスダウンボンディングに適用した場合について説明したが、それに限定されるものではなく、たとえば、1つの半導体素子である。というではないではないではない。1つの半導体素子の上にフェイスダウンボンディングする場合等にも広く透用できる。図面の簡単な説明

第1図は本発明の一実施例であるフェイスダウ

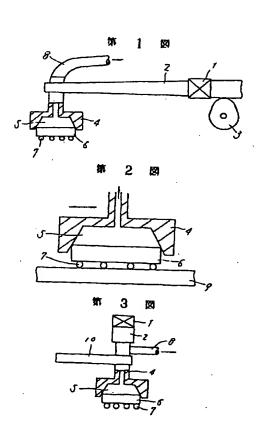
ンボンダーを示す概略的部分段明図、

第2回は半導体素子の基板接合状態を示す拡大 部分断面図、

第3回は本発明の他の実施例の一つであるフェイスダウンボンダーの機略的部分段明閲である。

1 · · · 発展子、2 · · · ホーン、3 · · · 上 下助用カム、4 · · · 真空吸着ノズル、5 · · · 関口部、6 · · · 半導体兼子、7 · · · バンブ材、 8 · · · 真空吸引ホース、9 · · · 基板、10 · · · アーム。

代理人 弁理士 高 掲 明 夫



-215-